

36, Grand'rue
67 000 Strasbourg
Tél. : +33 6 62 79 03 90
E-mail : benoit@sonntag.fr

Benoît SONNTAG

Date de naissance : 15 mai 1976
Nationalité : Française
Situation Familiale : Célibataire

Actuellement Maître de conférences à l'Université Louis Pasteur de Strasbourg, je poursuis mes travaux de recherche dans l'équipe ICPS au Parc d'Innovation de Illkirch. Site Internet <http://isaacproject.u-strasbg.fr/>

Cursus universitaire

- 2005** Qualification pour Maître de conférences – Section 27 (N° 05227151052)
11/11/2003 Doctorat d'Informatique, Université Henri-Poincaré (UHP) à Nancy (*l'UHP ne délivre plus de mention*)
06/1999 DEA d'Informatique à l'UHP (*mention assez-bien*)
06/1998 Maîtrise d'Informatique à l'UHP (*mention assez-bien*)
06/1997 Licence d'Informatique à l'UHP (*mention assez-bien*)
06/1996 DUT d'Informatique industrielle à l'Université Jules Vernes à Amiens.
-

Recherches

- 03/2005 – 08/2005** PDI, *STMicroelectronics* à Bristol (*Prolongement*).
03/2004 – 02/2005 PDI, *STMicroelectronics* à Grenoble, équipe OSPM du groupe *Advanced Computing*, division AST.
Encadrants : Dominique Colnet, Philippe Guillaume
Technologie de système d'exploitation objet à base de prototypes appliquée aux systèmes multiprocesseurs sur puce
09/1999 – 11/2003 Chercheur doctorant, équipe *Design* au LORIA – Encadrant : Dominique Colnet
Rapporteurs externes : Anne-Marie Kermarrec, Xavier Leroy, Sacha Krakowiak
La puissance des prototypes à l'assaut des systèmes d'exploitation (Isaac/Lisaac : introduction de concepts objets au cœur même des systèmes d'exploitation)
02/1999 – 06/1999 Stage de DEA, équipe MACSI au LORIA – Encadrants : Antony Vignier, Marie-Claude Portmann
Jury : F. Charpillat, D. Galmiche, JP. Haton, M. Rusinowitch
Contribution à l'étude de problèmes d'ordonnancement : le "coupled tasks", le problème de la "Sollac" et la recherche de flexibilité
03/1996 – 08/1996 Stage de DUT, au Laboratoire des Systèmes Automatisés (LSA) à Amiens – Encadrant : Claude Pégard
Détection des objets en couleurs
-

Encadrements

- 01/2008 – 05/2008** Encadrant de 5 étudiants de M1 de *Travail d'Etude et de Recherche* (150h).
• *Tests & Externalisation des optimisations du compilateur Lisaac*
• *LiveCD & support de Ext2FS pour IsaacOS*
• *Construction d'interfaces utilisateurs automatique et adaptatif aux périphériques*
09/2002 – 08/2004 Responsable d'un ingénieur associé INRIA au projet Isaac.
01/2002 – 06/2002 Encadrant technique d'un stage de DEA.
Lisaac : implantation et définition d'un langage à base de prototypes
2002 Encadrant scientifique de 3 étudiants de l'école d'ingénieur *ESIAL*, *initiation à la recherche D'Eiffel à Lisaac : traducteur automatique*
2001 Encadrant d'un stage d'été de 3 mois au LORIA.
2001 Encadrant scientifique de 2 étudiants de Maîtrise d'Informatique, *initiation à la recherche Modèle de compatibilité GNU dans le système d'exploitation Isaac*

Enseignements

2007 – 2008	MCF	Université Louis Pasteur		
		M1 PF	Compilation (TD/TP)	
		M1 PF	Base de donnée avancée (CM)	
		L2 Info	Programmation Orientée Objet (TD/TP)	
2006 – 2008	MCF	Université Louis Pasteur		
		L3 PF/R	Conception & Programmation Orienté Objet (CM/TD/TP)	
		L3 PF/R	Programmation distribuée (CM)	
2005 – 2006	ATER	Université Nancy2		
		L3 MSG	Base de données (CM/TD/TP)	35h
		L3 SIO	Algorithmique avancé, programmation Java (CM/TD)	44h
		L2 SIO	Traitement du Web (CM/TD/TP)	49h
		L1 Lettre	Certificat Informatique et Internet (TD)	76h
2002 – 2003	Demi-ATER	École d'ingénieur ESSTIN de Nancy		
		2 nd année	Programmation et algorithmique (TD/TP)	96h
2000 – 2002	Vacations	Université Nancy2		
		L3 Sc. Co.	Algorithmique en Java (CM/TD/TP)	53h + 17h
2001 – 2002	Vacations	Université Nancy 1 - UHP		
		M1 Info.	Système d'exploitation (Correction des TPs et projets)	
1999 – 2000	Vacations	Université Nancy 1 - UHP		
		L2 SV	Module Informatique, Tableur & BD (TD/TP)	20h
1998 – 2000	Vacations	Université Nancy2		
		L1 Lettre	Initiation à l'informatique (TD)	22h + 78h

Séminaires et présentations

30/10/2006	Présentation invitée à la conférence MajecSTIC 2006 (Lorient).
23/03/2006	Journée <i>Workshop</i> IsaacOS/Lisaac au LORIA.
31/01/2006	Stand de l'INRIA dans le forum <i>Solutions Linux 2006</i> .
11/04/2005	Séminaire OASIS à Lip6 (Paris).
22/03/2004	“Café-démo” du LORIA à l'école de Supélec (Metz).
15/03/2004	Présentation à l'Université Catholique de Louvain-La-Neuve (Belgique).
27/01/2004	Présentation à la “1 ^{ère} Rencontre INRIA-industrie” (Rocquencourt)
15/07/2003	Présentation au centre de R&D chez <i>ST-Microelectronics</i> (Grenoble).
08/04/2003	Séminaire du SEDRE.
28/03/2002	Séminaire <i>Qualité et Sûreté Logiciel</i> (QSL) du pôle “ <i>Intelligence Logicielle</i> ”
21/06/2001	Séminaire <i>Centre Charles Hermite</i> (CCH)

Publications

Reuves internationales

- B. SONNTAG – A polynomial algorithm for a subset scheduling identical coupled tasks – *Mathematical Methods of Operations Research*
- B. SONNTAG – Hardware Memory Segmentation for New Software Model – *Innovations in Systems and Software Engineering (NASA)*

Conférences internationales

- B. SONNTAG, D. COLNET – Lisaac : the power of simplicity at work for operating system – *40th conference on Technology of Object-Oriented Languages and Systems (TOOLS)*
- B. SONNTAG, J. BOUTET – Isaac/Lisaac : the power of simplicity at work for operating system – *Construction and Analysis of Safe, Secure and Interoperable Smart Devices (CASSIS)*
- A. VIGNIER, B. SONNTAG, M-C. PORTMANN – A decomposition method based on priority rules for a parallel-machine scheduling problem – *Industrial Engineering and Production Management (IEPM)*
- A. VIGNIER, B. SONNTAG, M-C. PORTMANN – A hybrid method for a parallel-machine scheduling problem – *Emerging Technologies and Factory Automation (ETFA)*

Workshop internationaux

- B. SONNTAG – Hardware Memory Segmentation for New Software Model – *Systems and Software Week (SASW)*
- B. SONNTAG, D. COLNET, O. ZENDRA – Dynamic Inheritance : A powerful Mechanism for Operating System Design – *Intercontinental Workshop on Object-Oriented and Operating Systems (ECOOP)*

Conférences nationales

- B. SONNTAG – Le projet Isaac : une alternative objet de haut niveau pour la programmation système – *Conférence Française sur les systèmes d'Exploitation (CFSE)*
- B. SONNTAG – Utilisation de la segmentation mémoire du processeur à partir d'un langage de haut niveau – *Conférence Française sur les systèmes d'Exploitation (CFSE)*
- B. SONNTAG, A. VIGNIER – Un algorithme polynomial pour le problème ouvert du “coupled tasks” – *Congrès de la société française de recherche opérationnelle et d'aide à la décision (ROADEF)*

Workshop nationaux

- B. SONNTAG, P-A. VOYE – Petit modèle agent pour langage à prototype – *Multi-Agent et Composant (JMAC)*

Articles de vulgarisation

- Deux articles dans la revue *INédit* (Octobre 2003 et Mars 2006).
- Le projet Isaac a été élu *fait marquant* de l'année 2001 du LORIA.